

1W, 定电压输入, 隔离非稳压单路输出



可持续短路保护



专利保护 RoHS



产品特点

- 可持续短路保护
- 工作温度范围: -40°C to +105°C
- 隔离电压 3000VDC
- 效率高达 85%
- 国际标准引脚方式
- 通过 IEC62368, UL62368, EN62368 认证

F05_N-1WR3 系列产品是专门针对线路上分布式电源系统中需要产生一组与输入电源隔离的电源的应用场合而设计的。该产品适用于: 纯数字电路, 一般低频模拟电路, 继电器驱动电路, 数据交换电路等。

选型表

认证	产品型号	输入电压(VDC)	输出		满载效率(%) Min./Typ.	最大容性负载 (μF)
		标称值 (范围值)	电压 (VDC)	电流 (mA) Max./Min.		
UL/CE/CB	F0503N-1WR3	5 (4.5-5.5)	3.3	303/30	70/74	2400
UL/CE/CB	F0505N-1WR3		5	200/20	78/82	2400
--	F0507N-1WR3		7.2	139/13	76/80	1000
UL/CE/CB	F0509N-1WR3		9	111/12	79/83	1000
UL/CE/CB	F0512N-1WR3		12	84/9	79/83	560
UL/CE/CB	F0515N-1WR3		15	67/7	79/83	560
UL/CE/CB	F0524N-1WR3		24	42/4	81/85	220

输入特性

项目	工作条件	Min.	Typ.	Max.	单位
输入电流 (满载/空载)	3.3VDC/5VDC 输出	--	270/5	286/10	mA
	7.2VDC/9VDC/12VDC 输出	--	241/12	254/20	
	15VDC/24VDC 输出	--	241/18	254/30	
反射纹波电流*		--	15	--	
冲击电压(1sec. max.)	5VDC 输入	-0.7	--	9	VDC
输入滤波器类型		电容滤波			
热插拔		不支持			

注: *反射纹波电流测试方法详见《DC-DC (定压) 模块电源应用指南》。

输出特性

项目	工作条件	Min.	Typ.	Max.	单位
输出电压精度		见误差包络曲线图 (图 1)			
线性调节率	输入电压变化±1%	3.3VDC 输出	--	1.5	--
		其他输出	--	1.2	
负载调节率	10% 到 100% 负载	3.3VDC 输出	--	15	%
		5VDC/7.2VDC 输出	--	10	
		9VDC 输出	--	8	
		12VDC 输出	--	7	
		15VDC 输出	--	6	
		24VDC 输出	--	5	
纹波&噪声*	20MHz 带宽	24VDC 输出	--	50	mVp-p
		其他输出	--	30	
温度漂移系数	100% 负载	--	±0.02	--	%/°C

短路保护		可持续，自恢复
注：*纹波和噪声的测试方法采用平行线测试法，具体操作方法参见《DC-DC（定压）模块电源应用指南》；		

通用特性

项目	工作条件	Min.	Typ.	Max.	单位
隔离电压	输入-输出，测试时间 1 分钟，漏电流小于 1mA	3000	—	—	VDC
绝缘电阻	输入-输出，绝缘电压 500VDC	1000	—	—	MΩ
隔离电容	输入-输出，100kHz/0.1V	—	20	—	pF
工作温度	温度≥85℃降额使用，（见图 2）	-40	—	105	℃
存储温度		-55	—	125	
工作时外壳温升	Ta=25℃	3.3VDC 输出	25	—	
		其他输出	15	—	
引脚耐焊接温度	焊点距离外壳 1.5mm,10 秒	—	—	300	
存储湿度	无凝结	5	—	95	%RH
振动		10-150Hz, 5G, 0.75mm, along X, Y and Z			
开关频率	100% 负载，标称输入电压	—	270	—	kHz
平均无故障时间（MTBF）	MIL-HDBK-217F@25℃	3500	—	—	k hours

物理特性

外壳材料	黑色阻燃耐热塑料（UL94 V-0）
封装尺寸	12.70 x 10.16 x 8.20mm
重量	1.8g(Typ.)
冷却方式	自然空冷

EMC 特性

EMI	传导骚扰	CISPR32/EN55032 CLASS B（推荐电路见图 4）
	辐射骚扰	CISPR32/EN55032 CLASS B（推荐电路见图 4）
EMS	静电放电	IEC/EN61000-4-2 Air ±8kV , Contact ±4kV, perf. Criteria B

产品特性曲线

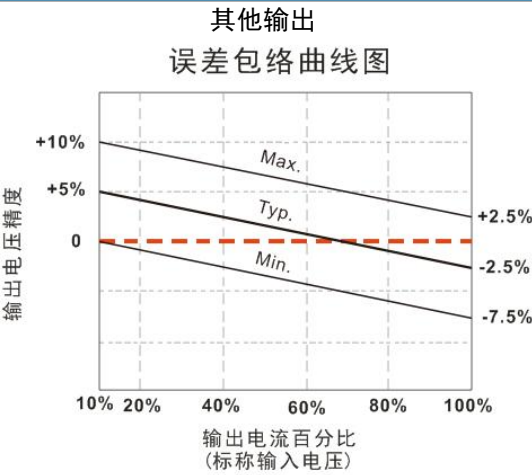
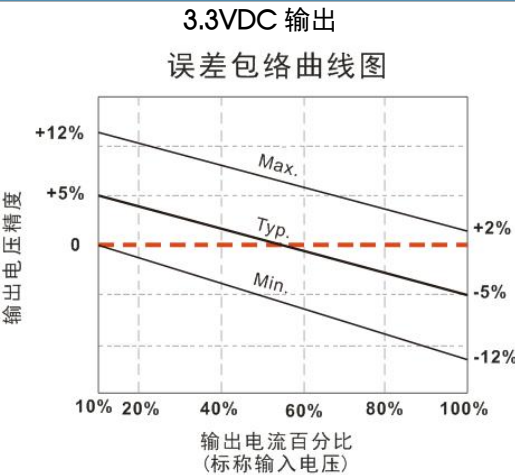


图 1

温度降额曲线图

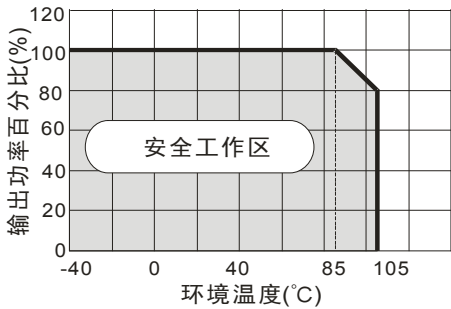
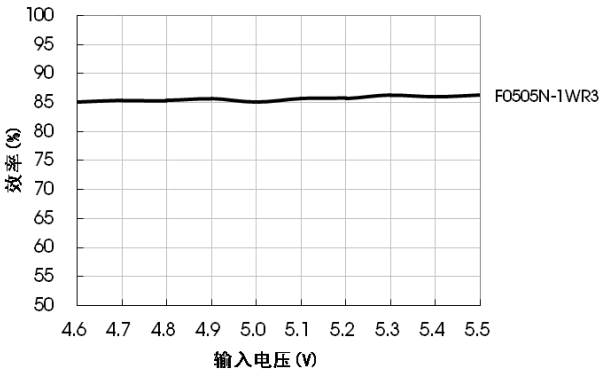
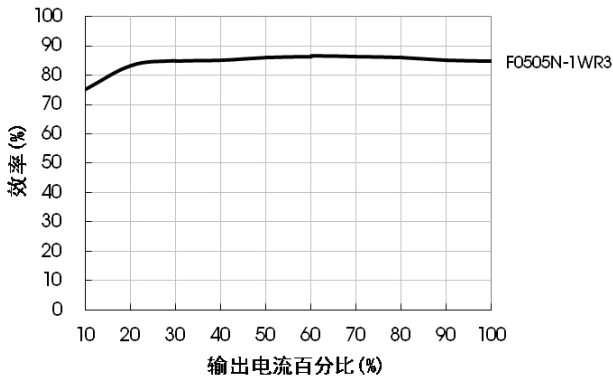


图 2

效率Vs输入电压（满载）



效率Vs输出负载（Vin=5V）



设计参考

1. 典型应用

若要求进一步减小输入输出纹波，可在输入输出端连接一个电容滤波网络，应用电路如图 3 所示。

但应注意选用合适的滤波电容。若电容太大，很可能会造成启动问题。对于每一路输出，在确保安全可靠工作的条件下，推荐容性负载值详见表 1。



图 3

推荐容性负载值表（表 1）

Vin	Cin	Vo	Cout
5VDC	4.7μF/16V	3.3/5/7VDC	10μF/16V
--	--	9/12VDC	2.2μF/25V
--	--	15/24VDC	1μF/50V

2. EMC 解决方案——推荐电路

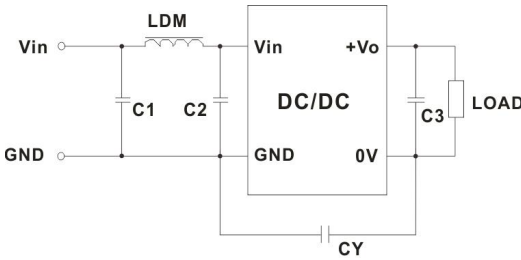


图 4

EMC 推荐电路参数值表（表 2）

输入电压 5VDC	输出电压		3.3/5/7.2/9VDC	12/15/24VDC
	EMI	C1/C2	4.7μF /25V	4.7μF /25V
		CY	--	1nF/4KVDC VISHAY HGZ102MBP TDK CD45-E2GA102M-GKA
		C3	参考表 1 中 Cout 参数	
		LDM	6.8μH	6.8μH

注：若实际使用过程中，对 EMI 要求很高，建议添加 CY 电容。

外观尺寸、建议印刷版图



广州金升阳科技有限公司

E-mail: sales@mornsun.cn